STM32F4

ADS1278

DOUT[8:1]

DCMI[7:0]

SCLK

MCO1

TIM3\_ETR

DCMI\_PIXCK

TIM3\_CH1

FSYNC

DCMI\_HSYNC

DCMI\_VSYNC

SCLK

FSYNC

MASTER

SLAVE 1

TIMESTAMP\_SYNC

SIG\_SYNC\_TIM

EXT\_INT

STM32F4

ADS1278

DOUT[8:1]

DCMI[7:0]

SCLK

MCO1 (jmp)

TIM3\_ETR

DCMI\_PIXCK

TIM3\_CH1(jmp)

FSYNC

DCMI\_HSYNC

DCMI\_VSYNC

|  |  |
| --- | --- |
| STM32 pins | |
| DCMI[0] | PC6 |
| DCMI[1] | PC7 |
| DCMI[2] | PC8 |
| DCMI[3] | PC9 |
| DCMI[4] | PE4 |
| DCMI[5] | PB6 |
| DCMI[6] | PE5 |
| DCMI[7] | PE6 |
| MCO1 | PA8 |
| TIM3\_ETR | PD2 |
| TIM3\_CH1 | PB4 |
| DCMI\_PIXCK | PA6 |
| DCMI\_HSYNC | PA4 |
| DCMI\_VSYNC | PB7 |

Вопросы по устройству:

1. Нагрузочной способности выводов STM32 хватит для параллельного подключения нескольких устройств?
2. Максимальная частота на SCLK может быть в районе 42 МГц, не будет ли помех на длинных линиях?